

TAPE AND REEL INFORMATION



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TMCS1133A1AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133A2AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133A3AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133A4AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133A5AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B1AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B2AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B3AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B4AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B5AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B7AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133B8AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133C1AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133C2AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133C3AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133C4AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TMCS1133C5AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1
TMCS1133C9AQDVGRQ1	SOIC	DVG	10	2000	330.0	16.4	10.75	10.7	2.7	12.0	16.0	Q1

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
TMCS1133A1AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133A2AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133A3AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133A4AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133A5AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B1AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B2AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B3AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B4AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B5AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B7AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133B8AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133C1AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133C2AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133C3AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133C4AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133C5AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0
TMCS1133C9AQDVGRQ1	SOIC	DVG	10	2000	350.0	350.0	43.0